

New Hardware Support for Transactional Memory and Parallel Debugging in Multicore Processors

Título New Hardware Support for Transactional Memory and Parallel Debugging in Multicore Processors

Autor/a Lois Orosa Nogueira

Tipo Tese doutoral

Data de lectura 20/09/2013

Lugar de lectura Universidade de Santiago de Compostela

LIGAZÓNS

[Teseo](#)

DESCARGAS

[Referencia BibTex](#)

[Descargar versión completa](#)

PROGRAMAS CIENTÍFICOS

Computación de altas prestaciones e computación na nube (antigo)