

## Development of tools for the simulation of nanometric transistors using advanced computational architectures

**Título** Development of tools for the simulation of nanometric transistors using advanced computational architectures

**Autor/a** Guillermo Indalecio Fernández

**Directores** Antonio García Loureiro, Natalia Seoane Iglesias

**Tipo** Tese doutoral

**Data de lectura** 28/10/2016

**Lugar de lectura** Universidade de Santiago de Compostela

**Doutorado** Doutorado europeo

### LIGAZÓNS

[Teseo](#)

### DESCARGAS

[Referencia BibTex](#)

[Descargar versión completa](#)