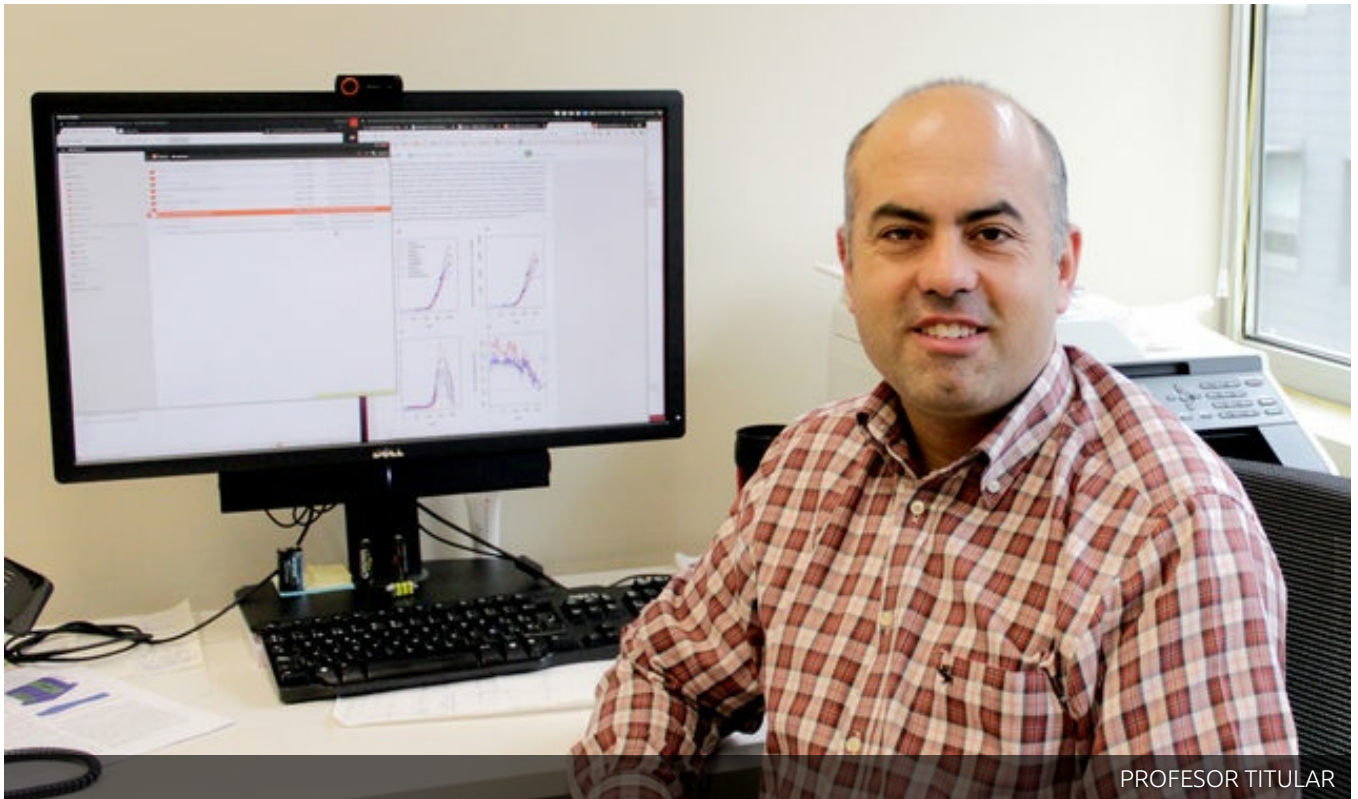


Antonio García Loureiro



Bio

Realicei a Licenciatura en Física Electrónica e o doutoramento en Electrónica e Ciencias da Computación na Universidade de Santiago de Compostela (USC) en 1994 y 1999, respectivamente. Actualmente son profesor asociado no Departamento de Electrónica da USC. Fun investigador visitante no Edinburgh Parallel Computing Centre-EPCC (Reino Unido) e no Grupo de Modelado de dispositivos do Departamento de Electrónica e Enxeñaría Eléctrica da Universidade de Glasgow (Reino Unido).

Os meus intereses de investigación inclúen a paralelización e optimización dos simuladores numéricos de dispositivos semicondutores, computación grid e computación na nube.

CONTACTO

E-mail:

antonio.garcia.loureiro@usc.es

Espazo:

Despacho 212

Teléfono:

+34 8818 16467

Identificadores de investigación:

ORCID

ResearcherID

Scopus Author ID

PUBLICACIONES

Workfunction fluctuations in polycrystalline TiN observed with KPFM and their impact on MOSFETs variability
Applied Physics Letters, 2019

Impact of Gate Edge Roughness Variability on FinFET and Gate-All-Around Nanowire FET
IEEE Electron Device Letters, 2019

Drift-Diffusion Versus Monte Carlo Simulated ON-Current Variability in Nanowire FETs
IEEE Access, 2019

[Ver todas](#)

PROXECTOS DE INVESTIGACIÓN

SDNHPC: Soluciones para novos desafíos en computación de altas prestaciones

CAPAP-H6: Red de Computación de Altas Prestaciones sobre Arquitecturas Paralelas Heterogéneas

TLIX2: Rede de Tecnoloxías LiDAR e de Información Xeoespacial II

[Ver todos](#)

DEMOSTRADORES

Optimización MPI sobre CloudStack

OFERTA TECNOLÓXICA

Equipo para a medida rápida da resposta espectral baseado en LEDs multi-frecuencia

PROGRAMAS CIENTÍFICOS

Computación avanzada