

Diego Cabello Ferrer**Bio**

Son licenciado en Ciencias Físicas pola Universidade de Granada (1978) e doutor en Físicas pola Universidade de Santiago de Compostela (1984), obtendo o premio extraordinario de doutoramento. Actualmente son catedrático de universidade da área de Electrónica, pertencente ao Departamento de Electrónica e Computación da Universidade de Santiago de Compostela (USC). Anteriormente, entre outubro de 1979 e setembro de 1983, fun profesor axudante de clases prácticas na Universidade de Granada. En outubro de 1983 incorporeime á USC como profesor colaborador; en xaneiro de 1987 pasei a ser profesor titular de universidade; e son catedrático desde xullo de 1997. Fun decano da Facultade de Física da USC entre 1977 e 2002 e director do Departamento de Electrónica e Computación entre 2002 e 2006.

A miña liña de investigación actual céntrase no deseño de arquitecturas eficientes e solucións CMOS para a visión por computador, especialmente na visión temperá. Son autor/coautor de aproximadamente 170 publicacións en revistas e proceedings de congresos. Fun membro do comité organizador, ou de comités de programas, de varios congresos, así como "general co-chair" do "11th IEEE International Workshop on Cellular Neural Networks and Their Applications (CNNA)" que tivo lugar en Santiago de Compostela en 2008. Recibín o premio ao mellor traballo (Best Paper Award) no congreso internacional European Conference on Circuit Theory and Design no ano 2003, premio outorgado pola European Circuit Society.

CONTACTO

E-mail:

diego.cabello@usc.es

Espazo:

Despacho 104

Teléfono:

+34 8818 16423

Identificadores de investigación:

ORCID

ResearcherID

Scopus Author ID

PUBLICACIONES

Ultralow power voltage reference circuit for implantable devices in standard CMOS technology

International Journal of Circuit Theory and Applications, 2019

Micro-Energy Harvesting System including a PMU and a Solar Cell on the same Substrate with Cold Start-Up from 2.38...

IEEE Transactions on Power Electronics, 2019

Time-of-Flight Pixel with Homodyne Phase Demodulation in Standard CMOS Technology

2019 IEEE International Symposium on Circuits and Systems, 2019

[Ver todas](#)

PROXECTOS DE INVESTIGACIÓN

MENELAOS_NT: European Training Network (ETN) on Multimodal Environmental Exploration Systems – Novel Technologies

Sensores CMOS de Visión, Xestión de Enerxía e Seguimento de Obxectos sobre GPUs empotradas

NANOEATERS: Transferencia e valorización de nanotecnoloxías a PYMES innovadoras (early adopters) da Eurorrexión

[Ver todos](#)

DEMOSTRADORES

PMU de alta eficiencia sobre chip

SimQP

OFERTA TECNOLÓXICA

Sistema de detección de gasterópodos terrestres

PROGRAMAS CIENTÍFICOS

Sensores autónomos

Visión Artificial