

**Diego Cabello Ferrer**

CATEDRÁTICO DE UNIVERSIDADE

**Bio**

Son licenciado en Ciencias Físicas pola Universidade de Granada (1978) e doutor en Físicas pola Universidade de Santiago de Compostela (1984), obtendo o premio extraordinario de doutoramento. Actualmente son catedrático de universidade da área de Electrónica, pertencente ao Departamento de Electrónica e Computación da Universidade de Santiago de Compostela (USC). Anteriormente, entre outubro de 1979 e setembro de 1983, fun profesor axudante de clases prácticas na Universidade de Granada. En outubro de 1983 incorporeime á USC como profesor colaborador; en xaneiro de 1987 pasei a ser profesor titular de universidade; e son catedrático desde xullo de 1997. Fun decano da Facultade de Física da USC entre 1977 e 2002 e director do Departamento de Electrónica e Computación entre 2002 e 2006.

A miña liña de investigación actual céntrase no deseño de arquitecturas eficientes e solucións CMOS para a visión por computador, especialmente na visión temperá. Son autor/coautor de aproximadamente 170 publicacións en revistas e proceedings de congresos. Fun membro do comité organizador, ou de comités de programas, de varios congresos, así como "general co-chair" do "11<sup>th</sup> IEEE International Workshop on Cellular Neural Networks and Their Applications (CNNA)" que tivo lugar en Santiago de Compostela en 2008. Recibín o premio ao mellor traballo (Best Paper Award) no congreso internacional European Conference on Circuit Theory and Design no ano 2003, premio outorgado pola European Circuit Society.

## CONTACTO

**E-mail:**

diego.cabello@usc.es

**Espazo:**

Despacho 104

**Teléfono:**

+34 8818 16423

**Identificadores de investigación:**

ORCID

ResearcherID

Scopus Author ID

## PUBLICACIONES

*On-Chip Solar Energy Harvester and PMU with Cold Start-Up and Regulated Output Voltage for Biomedical Applications*  
IEEE Transactions on Circuits and Systems- I, 2020

*Design methodology of a 0.7 V, 64.5 pW @ 36°C, 1830 μm<sup>2</sup> Subthreshold Voltage Reference for Implantable Devices*  
2019 26th IEEE International Conference on Electronics, Circuits and Systems (ICECS), 2020

*1.88 nA Quiescent Current Capacitor-Less LDO with Adaptive Biasing Based on a SSF Absolute Voltage Difference Meter*  
IEEE International Symposium on Circuits and Systems, 2020

[Ver todas](#)

## PROXECTOS DE INVESTIGACIÓN

MISEL: Multispectral Intelligent Vision System with Embedded Low-power Neural Computing

MENLAOS\_NT: Multimodal Environmental Exploration Systems – Novel Technologies

Sensores CMOS de Visión, Xestión de Enerxía e Seguimento de Obxectos sobre GPUs empotradas

[Ver todos](#)

## DEMOSTRADORES

PMU de alta eficiencia sobre chip

SimQP

## OFERTA TECNOLÓXICA

Sistema de detección de gasterópodos terrestres

## PROGRAMAS CIENTÍFICOS

Dispositivos semiconductores e sensores autónomos

Visión Artificial