

## Paula López Martínez

### Bio

Recibín o título de doutora en Física pola Universidade de Santiago de Compostela no 2003. Posteriormente obtiven un contrato posdoutoral no Instituto Fraunhofer de Circuitos Integrados en Erlangen (Alemaña) durante dous anos. De 2004 a 2009 fun investigadora do Programa Parga Pondal e na actualidade son profesora titular na USC. Dende abril do 2020 son a directora adxunta do Centro Singular de Investigación en Tecnoloxías Intelixentes (CITIUS).

O meu traballo de investigación inclúe o deseño de circuitos integrados de sinal mixto, particularmente sensores de imaxe e circuitos de recolección e xestión da enerxía no ámbito biomédico e de IoT. Son autora de máis de 80 publicacións internacionais e revisora habitual de revistas e congresos. Son membro do IEEE e, de 2006 a 2008, exercín o cargo de tesoureira da sección española do IEEE Women in Engineering (WIE).

## CONTACTO

**E-mail:**

p.lopez@usc.es

**Espazo:**

Despacho 110

**Teléfono:**

+34 8818 16435

**Identificadores de investigación:**

ORCID

Scopus Author ID

## PUBLICACIÓNS

*Compact CMOS Class-AB Output Stage With Robust Behavior Against PVT Variations*  
IEEE International Conference on Electronics Circuits and Systems 2020, 2020

*1.88 nA Quiescent Current Capacitor-Less LDO with Adaptive Biasing Based on a SSF Absolute Voltage Difference Meter*  
IEEE International Symposium on Circuits and Systems, 2020

*CMOS Vision Sensor for Background Subtraction*  
IEEE International Symposium on Circuits and Systems, 2020

Ver  
todas

## PROGRAMAS CIENTÍFICOS

Visión Artificial

Dispositivos semiconductores e sensores autónomos