

Guillermo Indalecio Fernández



INVESTIGADOR POSDOUTORAL DA XUNTA DE GALICIA

Bio

Licencieime en Física en 2010, e estiven dous anos traballando co Grupo de Física non Liñal en neurociencia computacional en colaboración coa Universidade de Heidelberg (Alemaña). Desde o ano 2011 traballo en simulación de dispositivos electrónicos para a miña tese, tras cursar o Máster de Computación de Altas Prestacións na Universidade de Santiago de Compostela (USC). Teño moito interese e encántame discutir sobre linguaxes de programación (especialmente funcional), electrónica, instrumentación, ciencia ficción e algunha que outra cousa *bizarre*.

CONTACTO

E-mail:

guillermo.indalecio@usc.es

Identificadores de investigación:

ORCID

Redes sociais:

 Github

PUBLICACIONES

Impact of Gate Edge Roughness Variability on FinFET and Gate-All-Around Nanowire FET
IEEE Electron Device Letters, 2019

Drift-Diffusion Versus Monte Carlo Simulated ON-Current Variability in Nanowire FETs
IEEE Access, 2019

AXC: A new format to perform the SpMV oriented to Intel Xeon Phi architecture in OpenCL
Concurrency and Computation: Practice and Experience, 2019

[Ver todas](#)

PROXECTOS DE INVESTIGACIÓN

SDNHPC: Soluciones para novos desafíos en computación de altas prestaciones

NANOVAR: Red Temática en Variabilidade en Nanoelectrónica

OFERTA TECNOLÓXICA

Equipo para a medida rápida da resposta espectral baseado en LEDs multi-frecuencia