

Víctor Manuel Brea Sánchez



Bio

Son doutor en Física desde o ano 2003. Na actualidade son profesor titular no CITIUS da Universidade de Santiago de Compostela (USC). Fun Programme Chair da 11th International Workshop on Cellular Neural Networks and Their Applications (CNNA), celebrado en Santiago de Compostela en 2008. Recibín o galardón ao mellor artigo (Best Paper Award) no congreso internacional European Conference on Circuit Theory and Design no ano 2003.

As miñas principais liñas de investigación encádranse no deseño de implementacións hardware eficientes para aplicacións de visión por computador. A investigación máis recente que dirixín céntrase en métodos de procesado de imaxe baseados na detección de características e a súa traslación a tecnoloxías CMOS-3D.

CONTACTO

E-mail:

victor.brea@usc.es

Espazo:

Despacho 111

Teléfono:

+34 8818 16436

Identificadores de investigación:

ORCID
ResearcherID
Scopus Author ID

PUBLICACIONES

Micro-Energy Harvesting System including a PMU and a Solar Cell on the same Substrate with Cold Start-Up from 2.38...
IEEE Transactions on Power Electronics, 2019

Deep Learning-Based Multiple Object Visual Tracking on Embedded System for IoT and Mobile Edge Computing Applications
IEEE Internet of Things Journal, 2019

Live Demonstration: Deep Learning-Based Visual Tracking of Multiple Objects on a Low-Power Embedded System
2019 IEEE International Symposium on Circuits and Systems, 2019

Ver
todas

PROXECTOS DE INVESTIGACIÓN

MENELAOS_NT: European Training Network (ETN) on Multimodal Environmental Exploration Systems – Novel Technologies

Sensores CMOS de Visión, Xestión de Enerxía e Seguimento de Obxectos sobre GPUs empotradas

QC4SUSTEX: Autenticación e seguridade de téxtiles sostibles e desenvolvemento de dispositivos para o control...

Ver
todos

DEMOSTRADORES

PMU de alta eficiencia sobre chip

Chip de visión CMOS para Pirámide Gaussiana

SimQP

OFERTA TECNOLÓXICA

Sistema de detección de gasterópodos terrestres

PRECISION ENGINE: Arquitectura híbrida SIMD/MIMD dinamicamente reconfigurable dun coprocesador para sistemas de...

Chip CMOS 3D para a extracción de características en imaxes

DATASET

dETRUSC - Base de datos de vídeo para detección e seguemento creada coa Jetson TX2

USC-GRAD-STDdb - Base de datos de obxectos pequenos para a detección de obxectos en imaxes.

PROGRAMAS CIENTÍFICOS

Sensores autónomos

Visión Artificial